

# REINHARDT

## System- und Messelectronic GmbH

### Boundary Scan-Modul REINHARDT RBS 100 integriert in den Incircuit- und Funktionstest

- volle Integration in die Testsystemoberfläche inkl. analog-digitalem Funktionstest im selben Testschritt, z. B. Logikkanäle, Messsystem
- vollgrafische Fehlerdarstellung bei Kurzschluss-, Unterbrechungs- und Opentest
- keine kryptische Programmierung
- auch von Facharbeitern programmierbar
- Nur ein Bruchteil der allgemein üblichen Programmerstellungskosten
- Programmerstellung auch ohne CAD-Daten, nur mit Gerberdaten
- Schnittstellenstandards wie GENCAD, FATF, usw. werden unterstützt
- hohe Testgeschwindigkeit
- geringe Investition
- qualifizierter Telefonsupport durch die Entwickler
- nur typisch 2-3 Stunden Schulung notwendig

The image displays the REINHARDT RBS 100 module on a green PCB. Key components are highlighted with red and yellow boxes and labeled: DAC, RAM, BUS-T (two locations), ARM7 Prozessor, EPLD, and SPI-Bus. The module is connected to a test system, as evidenced by the connector on the left and the 'PANCON 130-964-533 10 04' label. The PCB also features 'PANCON' branding and a barcode with 'SN 1024728 Reinhardt GmbH'.

Overlaid software screenshots include:

- DAC-Messung:** A screenshot showing a measurement window with a value of 5,0032 V and a tolerance of +0.08%.
- RAM-Test:** A screenshot showing a test configuration window for RAM.
- Bustreiberprogrammierung:** A screenshot showing a bus driver configuration window with a list of channels (Data0 to Data7) and their respective addresses.
- SPI-Programmierung:** A screenshot showing an SPI programming window with a list of channels (SPI-Chip 0 to SPI-Chip 11) and their addresses.

